

구미전자정보기술원 공고 2022-207호

**2021년 스마트특성화 기반구축사업**  
**[소프트웨어 기반 지능형 SoC/FPGA 모듈화 지원사업]**  
**전문인력양성 교육생 모집 공고**

구미전자정보기술원은 경북테크노파크, 경북IT융합산업기술원과 함께 산업통상자원부가 주관하고 있는 스마트특성화 기반구축사업의 일환으로 『SoC/FPGA 기반 지능형 시스템 모듈』 산업 혹은 해당 연계 산업의 기업 재직자를 대상으로 전문인력양성을 위한 교육을 시행하고 있습니다. 아래와 같이 스마트특성화 기반구축사업의 전문인력양성 교육생 모집을 공고하오니, 희망하시는 관련 종사자 여러분의 많은 신청 바랍니다.

**2022. 10.**

**구미전자정보기술원 차세대반도체연구센터**

**2022년 스마트특성화기반구축사업 Vivado를 활용한 FPGA 설계과정 교육생 모집 안내**

2022년 스마트특성화기반구축사업 전문인력 양성 지원사업의 FPGA 설계 인력양성을 위한 교육생을 아래와 같이 모집하고자 합니다.

1. 교육명 : Vivado를 활용한 FPGA 설계(기초) (무료교육)
2. 교육개요 : 기본적인 Verilog의 문법과 Xilinx의 7-Series 디바이스의 Architecture를 이해하고 Xilinx에서 지원하는 Vivado의 사용 메커니즘을 이해하여 전반적인 S/W 사용에 대한 이해를 하고, Vivado 기반의 로직 구성 및 다운로드 방법 이해 실습을 하는 교육
3. 모집기간 : 2022년 10월 4일 ~ 10월 24일
4. 지원대상
  - FPGA 개발을 해야 하는 하드웨어 담당자
  - Vivado를 이용한 Xilinx FPGA 개발이 필요한 엔지니어
5. 지원기준 : 경북도내 기업 재직자
6. 교육일정 : 2022년 10월 26일(수) ~ 10월 28일(금)
7. 교육운영계획

1 일차	
교육 시간	교육 내용
9:30~10:50	Xilinx FPGA CLB 소개 및 이해
11:00~12:00	Xilinx FPGA CLB 소개 및 이해
12:00~1:00	점심시간
1:00~1:50	Vivado Tool Flow 이해
2:00~2:50	Vivado 기반의 Xilinx FPGA CLB 이용한 디자인 구성 실습
3:00~3:50	Xilinx FPGA Select I/O 이해
4:00 ~ 5:30	Xilinx FPGA Select I/O 구성 실습

2 일차	
교육 시간	교육 내용
9:30~10:50	Xilinx FPGA Block Memory / DCM 이해
11:00~12:00	Xilinx FPGA Block Memory / DCM 구성 실습
12:00~1:00	점심시간
1:00~1:50	Xilinx FPGA Configuration 이해
2:00~2:50	Vivado IPI 소개 및 이해
3:00~3:50	HDL 문법 이해
4:00 ~ 5:30	HDL 문법 이해

3 일차	
교육 시간	교육 내용
9:30~10:50	진행할 프로젝트 이해 및 디자인 작업
11:00~12:00	Vivado 기반의 FSK3 전체 디자인 구성 실습
12:00~1:00	점심시간
1:00~1:50	Vivado 기반의 FSK3 전체 디자인 구성 실습
2:00~2:50	Vivado 기반의 FSK3 전체 디자인 구성 실습/다운로드 및 디버깅
3:00~3:50	Vivado 기반의 FSK3 전체 디자인 구성 실습/다운로드 및 디버깅
4:00 ~ 5:30	교육 내용 Overview 및 질의 답변

8. 문의처 : 구미전자정보기술원 차세대반도체연구센터 강병호 선임(054-460-9084)

9. 신청서 제출방법 :

- 첨부파일 작성 후 E-mail 제출([bhkang@geri.re.kr](mailto:bhkang@geri.re.kr)) 또는
- 네이버폼을 통한 온라인 접수 ([Online 접수 링크](#)) ← Click
- <https://naver.me/IMpUEvkv>